

**Spender:** Informatik 3

**Datum:**

**Inventarnummer:** I1950

**Standort:** U360.7.1

**Objekt:** Demonstrationsprozessor Wurzelsep III

**Model:**

**Hersteller:** IMMD 3 (Edwin Aures)

**Baujahr:** 1999

**Seriennummer:**

**Maße:** 695 x 1150 x 90 (B/T/H)

**Gewicht:** 13400g

**Zusatzdoku:**

**Kommentar:**

Der Name ist an das ersten Demonstrationsrechenwerk „Wurzelsep I“ von 1968 angelehnt. Entwickelt und gebaut nach einer VHDL-Hardwaresimulation für die Vorlesung der „Grundlagen zur Rechnerarchitektur“ am Lehrstuhl Informatik 3.

Dieser große Tafelaufbau sollte die Funktionsweisen im Innern eines Prozessors nicht nur als Bildschirmsimulation sondern in reeller Hardware den Studierenden näher gebracht werden.

Eingesetzt bei Vorlesung und in den Übungsgruppen.

Teilweise ausgeschlachtet.



