

**Spender:** Privat

**Datum:** 25.06.2020

**Inventarnummer:** I1964a, I1964b

**Standort:** Zuse-Raum

**Objekt:** IM6100 VME-Bus Steckkarten

**Modell:** a) Prozessorplatine  
b) Vorverstärker/Addierer

**Hersteller:** Eigenbau Lehrstuhl Physiologie, Uni Erlangen

**Baujahr:** ca. 1978

**S.Nr.:**

**Maße:** a) 210mm x 40mm x 128mm  
b) 220mm x 55mm x 128mm

**Gewicht:** a) 270 g  
b) 310 g

**Zusatzdoku:**

**Kommentar:**

Diese Karten sind eine Eigenentwicklung des Lehrstuhls Für Physiologie unter Prof. Keidel. Sie sind für 19“-Rackmontage mit VME-Bus.

Es sind Prototypkarten in WireWrap Technik.

Die Prozessorkarte verwendet den Intersil IM6100 Prozessor der auf der 12-bit Architektur der PDP-8 aufgebaut ist.

Sie waren ein weiterer Schritt in einem Forschungsprojekt, bei dem die Hardware auf der PDP-8 aufgebaut war.

Zuvor: PDP-8 (I1961) und Linc-8 (I1321), IM6100 Entwicklungsboard (I1963)





